

Elektroingenieur/-in Digital ASIC Design (Back-End/Physical Design)

Hast Du Freude an eleganten Lösungen für anspruchsvolle Technische Probleme, reizt es dich, die Grenzen modernster CMOS Technologien zu erkunden? Dann passt Du perfekt zu uns!

Wir sind ein engagiertes und erfahrenes Team von gut 25 IC Design IngenieurInnen, das im Herzen von Zürich komplexe high-speed analog/mixed-signal und digitale Schaltungen für "Digital RF" Anwendungen in modernsten FinFET CMOS Technologien (12nm und darunter) entwickelt.

Zur Verstärkung unseres Teams im Bereich Digital ASIC Design suchen wir flexible und talentierte Ingenieur-/innen für die **Entwicklung**, **Verifikation** und **Implementierung** von **komplexen digitalen Funktionen und ASICs**. Der Schwerpunkt liegt dabei im Bereich digitale Signalverarbeitung für Frequenzwandlung, Filterung und Dezimation/Interpolation sowie der Integration von mixed-signal IP Funktionen wie high-speed ADC/DAC und high-speed Data Links.

Wenn Du Lust hast, beim Aufbau eines digitalen IC Design Teams aktiv mitzuarbeiten, und wenn Du gerne in einem hoch motivierten Team spannende Herausforderungen löst, dann freuen wir uns auf Deine Bewerbung!

Wir freuen uns auf Deine Bewerbung

Miromico IC AG, Gallusstr. 4, 8006 Zürich
www.miromico-ic.ch / jobs@miromico-ic.ch / 043 222 57 57

MIROMICO-IC

Wir akzeptieren nur direkte Bewerbungen! Bewerbungen, die über Agenturen/Personalvermittler gesendet werden, werden ignoriert. Wir behalten uns das Recht vor, Bewerber/Innen direkt zu kontaktieren, wenn wir Bewerbungen über Agenturen ohne ausdrückliche vorherige Zustimmung erhalten. Die Verwendung dieses Inserates oder Teilen davon durch Agenturen/Personalvermittler ist nicht gestattet.

Deine Aufgabenschwerpunkte

- Entwicklung von Digital Signal Processing und weiteren Funktionen von der Architektur bis zur Implementierung
- Integration von high-speed mixed-signal IP Blöcken
- Implementierung von digitalen Blöcken bis zu kompletten ASICs in modernsten CMOS Technologien (von RTL bis OASIS)
- Design for Test (DFT)
- Dokumentation der entwickelten Funktionen und ASICs
- Unterstützung bei der Hardware-Validierung dieser ASICs

Unsere Anforderungen

- Master oder PhD in Elektrotechnik
- Gute Kenntnisse in der Entwicklung und Verifikation von digitalen Schaltungen mit SystemVerilog
- Gute Kenntnisse in der ASIC Implementierung von komplexen digitalen Funktionen
- Technisches Flair, gute Auffassungsgabe, Kreativität in der Lösungsfindung
- Selbstständig, teamfähig, Spass an technischen Herausforderungen
- Semester-/Diplomarbeit oder praktische Erfahrung im Bereich digital IC Design
- Konkrete Erfahrungen in Implementierung von komplexen ASICs in modernen CMOS Technologien
- Erfahrungen in Timing Analyse, DFT und Physical Verification bis Sign-Off
- Kenntnisse in Funktionsweise und Aufbau typischer digital ASIC Tool-Chains
- Unix/Linux, TCL und Python Kenntnisse
- Gute Englischkenntnisse, Grundkenntnisse in Deutsch
- Zwingend: CH/EU Bürgerschaft oder Niederlassungsbewilligung (C)

Wir freuen uns auf Deine Bewerbung

Miromico IC AG, Gallusstr. 4, 8006 Zürich
www.miromico-ic.ch / jobs@miromico-ic.ch / 043 222 57 57

MIROMICO-IC

Wir akzeptieren nur direkte Bewerbungen! Bewerbungen, die über Agenturen/Personalvermittler gesendet werden, werden ignoriert. Wir behalten uns das Recht vor, Bewerber/Innen direkt zu kontaktieren, wenn wir Bewerbungen über Agenturen ohne ausdrückliche vorherige Zustimmung erhalten. Die Verwendung dieses Inserates oder Teilen davon durch Agenturen/Personalvermittler ist nicht gestattet.